

# Formation SysML Ensta ParisTech



**Objectifs** Cette formation a pour objectif d'introduire les principes fondamentaux de l'Ingénierie Système et l'utilisation de SysML. A l'issue de cette formation, le participant sera capable :

- d'envisager une démarche d'Ingénierie Système
- de mettre en place les processus d'ingénierie système avec SysML
- de prendre en main un outil SysML

Public : Professeurs de prépa 1ère et 2ème années.

**Durée** 12h sur 2 jours

**Participants** 21 participants

**Date** 14 et 15 mai 2013

**Programme**  
(prévisionnel)

1 <sup>er</sup> jour	9h	Accueil des participants
	9h15	Présentation ENSTA ParisTech
	9h30	Processus de l'Ingénierie système
	11h	Pause
	11h15	SysML et les processus de l'IS
	12h30	Repas
	14h	Présentation des projets
	17h	Fin de la première journée
2 <sup>ème</sup> jour	9h	Travail en groupe sur les projets
	12h	Repas
	13h30	Restitution des projets
	15h30	Conférence : modélisation avec SysML
	16h50	Evaluation du stage
	17h	Fin du stage

**Enseignant** Philippe Meyne

**Lieu**

ENSTA ParisTech

828, Boulevard des Maréchaux, 91762 Palaiseau Cedex

Possibilité de se restaurer à la cafétéria à midi.  
Pas d'hébergement.

**Contact pour  
Inscription**

De préférence par email :  
[kim.pham@ensta-paristech.fr](mailto:kim.pham@ensta-paristech.fr)  
(Tel: 01 69 31 97 43)

Renseignements à fournir :

Nom, Prenom

Adresse

Telephone

email

Lycée

Filière/Année